

Index

Index zu M-AD12-16

A-Link	3-13, 3-14, 3-16, 3-18, 3-33
Analoge Eingänge	
Differenz.....	3-22
massebezogen.....	3-23
Betriebsarten	
Autoinkrement.....	3-5, 3-30, 3-32, 3-33, 3-35, 3-36
Auto-Start.....	3-5, 3-31, 3-32, 3-33, 3-34, 3-35, 3-36
Softwarekontrolliert	3-6
Blockschaltbild.....	3-9
EEPROM.....	3-3, 3-6, 3-15, 3-16, 3-25, 3-28
Eingangsbereiche	3-3, 3-4, 3-10, 3-13, 3-14, 3-24
Einschwingzeit	3-3, 3-4, 3-6, 3-13, 3-34, 3-35, 3-36
Flachbandkabel	3-10, 3-21
Kanaleigenschaftsstruktur.....	3-22
Kanaltyp	
Differenz.....	3-3, 3-4, 3-21
massebezogen.....	3-3, 3-4, 3-26
Korrektur	
Gain	3-32
Offset	3-29, 3-32
Korrektur	3-3, 3-6, 3-10, 3-15, 3-28, 3-32
Gain	3-3, 3-6, 3-28, 3-29
Offset	3-28
Offset	3-3, 3-6, 3-28
Lageplan	3-12
Lieferumfang	3-10
Lötbrücken	3-11
Modul-Device-Treiber M-AD12-16	3-22
Programmierung	
Bibliothek.....	3-25, 3-28
I/O-Adressen	3-30
Steckerbelegung	3-21
Technische Daten	3-10
Zugriff	3-23

Index zu M-AD16-3

Abgleich	4-5
Offset	4-5
Potentiometer	4-5
Trimmer	4-5
Verstärkung	4-5
Analoge Eingänge (Differenz)	4-26
Analoge Eingänge (massebezogen)	4-27
Blockschaltbild	4-6
Eingänge	
Differenz	4-3, 4-4, 4-13
Single Ended bzw. massebezogen	4-3, 4-4, 4-7
Eingangsbereiche	4-28
Eingangsspannungsbereich	4-5, 4-13
Einschwingzeit (Settle-Time)	4-33
externe Spannungsversorgung	4-3, 4-15
Funktionseinheiten	4-3
Jumper	4-4, 4-5, 4-9, 4-12, 4-15, 4-17
Kanaleigenschaftsstruktur	4-26
Konfiguration und Einbau	4-9
Korrektur	4-18, 4-23, 4-29, 4-31, 4-32
Lageplan	4-9
Lieferumfang	4-8
Meßbereiche	4-5
Modul-Device-Treiber M-AD16-3	4-26
Pfostenstecker	4-8, 4-10
Programmierung	
Bibliothek	4-29
I/O-Adressen	4-34
I/O-Adressen bei speziellem IC11	4-36
Steckerbelegung	4-24
Technische Daten	4-7
Versionen	4-4, 4-13, 4-15
Verstärkungsfaktor	4-22, 4-30, 4-35, 4-36
Wandlungszeiten	4-3
Widerstandsnetzwerk	4-9, 4-10, 4-20
Zugriff	4-27

Index zu M-AD16-4

A/D-Wandler	5-3, 5-15, 5-25, 5-30
Abgleich	5-4
Offset und Gain	5-4
Analogmultiplexer	5-3
Autostart	5-27, 5-31
Betriebsart	5-13, 5-19, 5-26, 5-29, 5-31
Blockschaltbild.....	5-7
EEPROM.....	5-13, 5-23, 5-24
Eingänge	
Diagnosekanäle	5-3
Differenz.....	5-3, 5-12, 5-20
Eingangsbereiche	5-22
Eingangsspannungsbereich.....	5-11, 5-30
Einschwingzeit	5-4
Ergebnisformat.....	5-27, 5-30
galvanische Trennung	5-3
Instrumentenverstärker	5-12
Verstärkungsfaktor (Gain)	5-12
Jumper	5-4, 5-11, 5-13
Kanaleigenschaftsstruktur.....	5-21
Konfiguration und Einbau	5-10
Korrektur	
Verstärkung (Gain)	5-4
Korrektur	5-5, 5-25
Offset.....	5-4, 5-17
Offset und Gain	5-24, 5-25
Verstärkung (Gain)	5-17
Lageplan	5-10
Lieferumfang	5-9
Moderegister	5-13, 5-19, 5-27, 5-29, 5-30
Modul-Device-Treiber	5-4
Modul-Device-Treiber M-AD16-4.....	5-21
Programmierung	
Bibliothek.....	5-23
I/O-Adressen	5-27
Settle-Time	5-4
Settle-Timer.....	5-18, 5-24, 5-27, 5-29, 5-32, 5-33
Stecker	5-9
Steckerbelegung.....	5-20

Technische Daten	5-8
Temperaturkompensation.....	5-3
Temperaturmessung	5-3
Zugriff	5-22

Index zu M-SH12-8

Abgleich	6-6
Abtast-Trigger	6-22
Analoge Eingänge	6-23
Analoger Ausgang.....	6-24
Analogwert erfassen.....	6-30, 6-35
Betriebsart	6-20, 6-21
Einstellen.....	6-15, 6-33
Übersicht	6-4
Blockschaltbild.....	6-7
D/A-Wandler setzen.....	6-27, 6-32
EEPROM.....	6-12
Hochsprachenbibliothek	6-25
Initialisieren des Moduls.....	6-20
Initialisierung	6-20
Interrupt.....	6-4, 6-34
Interrupt-Eingänge	6-21
Interrupts	6-20
Kanaleigenschaftsstruktur.....	6-19
Korrekturwerte	6-16
Lageplan	6-10
Lokale I/O-Adressen	6-31
Modul-Device-Treiber M-SH12-8.....	6-19
Steckerbelegung	6-18
Technische Daten	6-8
Triggereingang	
analog	6-3
digital.....	6-3
Widerstandsnetzwerke	6-11
Zugriff	6-23

Index zu M-5B-1/U

Abgleich	7-4
Adreßleitung	
RA	7-7
WA	7-7
Analogausgang	7-3
Analogausgänge mit 5B-Meßumformern	7-33
Analoge Eingänge (massebezogen)	7-28
Analogeingänge	7-3
Analogeingänge mit 5B-Meßumformer	7-32
Analoger Ausgang	7-29
Analoger Differenzeingang	7-28
Anschluß von 5B-Umformern	7-7
Blockschaltbild	7-5
Digitalausgänge	7-30
Digitale Ausgänge	7-3
EEPROM	7-3, 7-13
Jumper	7-11
Kanaleigenschaftsstruktur	7-27, 7-31
Korrekturfaktoren	7-4
Lageplan	7-10
Lieferumfang	7-9
Lokale I/O-Adressen	7-46
Modul-Device-Treiber M-5B-1/U	7-27
Modul-Device-Treiber M-5B-1/U mit 5B-Panels	7-31
Programmierung	
Bibliothek	7-34
Zugriff auf I/O-Adressen	7-47
Steckerbelegung	7-25
Technische Daten	7-6

Index zu M-DA4-2

Abgleich	8-3
Analoge Ausgänge	8-19
Ausgangsbereiche	8-5, 8-8, 8-14, 8-20
Spannungsausgang	8-8
Stromausgang	8-8
Bestückung	8-12, 8-13
Blockschaltbild	8-4

Digitalausgang	8-20
EEPROM.....	8-7, 8-10, 8-21
Einbau.....	8-7
Frühere Teilbestückungen.....	8-28
I/O-Adressen	8-27
Initialisierung	8-11
Jumper	8-8, 8-14
Kanaleigenschaftsstruktur.....	8-19
Korrektur	8-3, 8-17, 8-22
Gain	8-3, 8-17
Offset.....	8-3, 8-17
Lageplan	8-7
Lieferumfang	8-6
Modul-Device-Treiber M-DA4-2	8-19
Programmierung	
Bibliothek.....	8-21
I/O-Zugriffe.....	8-26
Spannungsversorgung	8-9
Steckerbelegung	8-18
Technische Daten	8-5
TTL-Ausgang	8-17, 8-18, 8-25

Index zu M-DA2-2

Abgleich	9-3
Ausgangsbereiche	9-5, 9-8, 9-16
Spannungsausgang.....	9-8
Stromausgang.....	9-8
Bestückung.....	9-9, 9-10
Blockschaltbild.....	9-4
EEPROM.....	9-9, 9-18
Flachbandkabel	9-15
Initialisierung	9-9, 9-10, 9-13
Jumper	9-8, 9-9, 9-11
Kanaleigenschaftsstruktur.....	9-16
Korrektur	9-3, 9-9, 9-14, 9-18, 9-19, 9-20, 9-21
Gain	9-3, 9-14, 9-19, 9-20
Offset.....	9-3, 9-14, 9-19, 9-20
Lageplan	9-7
Lieferumfang	9-6

Modul-Device-Treiber M-DA2-2	9-16
Programmierung	
Beispiel in Assembler	9-23
Beispiel in C	9-24
Bibliothek	9-18
I/O-Zugriffe	9-23
Steckerbelegung	9-15
Technische Daten	9-5
Versorgungsspannung	9-15

Index zu M-DA16-2

Ausgangsbereiche	10-16
Blockschaltbild	10-5
Delay	10-23
EEPROM	10-4, 10-8, 10-10, 10-17
Initialisierung	10-11, 10-17
Jumper	10-8, 10-9, 10-11
Kanaleigenschaftsstruktur	10-15
Korrektur	
Gain	10-4, 10-13, 10-18
Offset	10-4, 10-13, 10-18
Lageplan	10-8
Lieferumfang	10-7
Modul-Device-Treiber M-DA16-2	10-15
Power Down	10-21
Programmierung	
Beispiel in Assembler	10-22
Beispiel in C	10-23
Bibliothek	10-17
I/O-Adressen	10-21
Spannungsbereich	10-6
Spannungsversorgung	10-9
Steckerbelegung	10-14
Technische Daten	10-6

Index zu M-D40-2

Abtast-Trigger	11-18
Abtastung	
Abtastflanke	11-3, 11-11
Extern gesteuert.....	11-3
Intern gesteuert.....	11-3
Konfiguration	11-25, 11-37
Triggerflanke.....	11-23, 11-38
Blockschaltbild.....	11-6
Digitale Ausgänge.....	11-16
Digitale Ein- und Ausgänge.....	11-20
EEPROM.....	11-4, 11-10
Hardware-Reset.....	11-4
I/O-Leitungen	
Gruppierung der Leitungen.....	11-3
Konfiguration	11-3, 11-11, 11-23, 11-24
Interrupt.....	11-4
Eingänge.....	11-5
Konfiguration	11-11, 11-23, 11-24, 11-38
Interrupt-Eingänge	11-17
Kanaleigenschaftsstruktur.....	11-15
Lageplan	11-9
Latch.....	11-3, 11-4
Lieferumfang	11-8
Lokale I/O-Adressen	11-36
Modul-Device-Treiber M-D40-2	11-15
Programmierung	
Bibliothek.....	11-22
I/O-Adressen	11-36
Steckerbelegung	11-13
Technische Daten	11-7
Timer- bzw. Takt-Ausgänge	11-5
Trigger-Eingang	11-4

Index zu M-OPT-1/A

Blockschaltbild.....	12-4
Digitale Eingänge.....	12-17
EEPROM.....	12-9
Eingänge.....	12-3

Interrupt.....	12-3, 12-7, 12-8
Latch.....	12-3
Signalanpassung.....	12-3, 12-7, 12-8
Funktionsbeschreibung.....	12-3
Interrupt-Eingänge.....	12-16
Kanaleigenschaftsstruktur.....	12-15
Konfiguration.....	12-7
Software.....	12-7
Lageplan.....	12-7
Lieferumfang.....	12-6
Modul-Device-Treiber M-OPT-1/A.....	12-15
Programmierung	
Bibliothek.....	12-18
I/O-Adressen.....	12-21
Schwelle	
(Eingang Optokoppler).....	12-5, 12-8
Steckerbelegung.....	12-14
Technische Daten.....	12-5
Trennspeisung.....	12-5

Index zu M-OPT-1/B

Ausgänge.....	13-3
Blockschaltbild.....	13-4
Digitale Ausgänge.....	13-14
EEPROM.....	13-8
Funktionsbeschreibung.....	13-3
Hinweise zur Programmierung.....	13-22
Kanaleigenschaftsstruktur.....	13-13
Konfiguration.....	13-7
Lageplan.....	13-7
Lieferumfang.....	13-6
Modul-Device-Treiber M-OPT-1/B und /Bx.....	13-13
Programmierung	
Bibliothek.....	13-18
I/O-Adressen.....	13-22
Steckerbelegung.....	13-12
Steuerung der digitalen Ausgänge.....	13-15
Technische Daten.....	13-5
Trennspeisung.....	13-5

Triggern des Watchdog.....	13-17
Versionen (M-OPT-1/B und M-OPT-1/Bx).....	13-3
Watchdog	13-3
Watchdog-Ausgang.....	13-16

Index zu M-RU8-2

Anschlüsse.....	14-4, 14-10, 14-18
Betriebsart	14-3, 14-8, 14-17
Blockschaltbild.....	14-4
digitale Ausgänge.....	14-12, 14-13
EEPROM.....	14-7, 14-14
Initialisierung	14-7
Jumper	14-6
Kanaleigenschaftsstruktur.....	14-11
Lageplan	14-6
Latch.....	14-4, 14-9, 14-16, 14-18
Lieferumfang	14-5
Mode.....	14-3, 14-18
Modul-Device-Treiber M-RU8-2	14-11
NMI	14-3, 14-8, 14-15
Programmierung Bibliothek.....	14-14
I/O-Adressen	14-18
Steckerbelegung	14-10
Technische Daten	14-5
Triggern des Watchdog.....	14-13
Watchdog	14-5, 14-8, 14-15, 14-18

Index zu M-C16-3 und M-C16-1

16-Bit-Zähler.....	15-3
16-Kanal-Interrupt-Controller	15-3
Abwärtszähler	15-19, 15-22, 15-27, 15-28, 15-33, 15-52, 15-53, 15-54, 15-55, 15-62, 15-68
Auf-/Abwärtszähler....	15-19, 15-22, 15-28, 15-29, 15-30, 15-31, 15-32, 15-36, 15-68
Aufwärtszähler	15-19, 15-22, 15-25, 15-26, 15-68, 15-83
Ausgänge.....	15-4, 15-11
Ausgangstransistor	15-12

Autofreeze	15-41, 15-45, 15-49, 15-62, 15-63, 15-74, 15-82
Autoload	15-62, 15-63, 15-74, 15-82
Autoreset	15-41, 15-45, 15-49, 15-62, 15-63, 15-74, 15-82
Autostart	15-62, 15-74, 15-82
Beispiel 1: Vorwärtszähler.....	15-111
Beispiel 2: Rückwärtszähler	15-111
Beispiel 3: Frequenzmessung	15-112
Beispiel 4: Inkrementalgeberinterface.....	15-113
Betriebsart	15-103
Betriebsarten	15-1, 15-4, 15-19, 15-25
Continue	15-62, 15-63, 15-82
digitale Ausgänge.....	15-100, 15-114
digitale Eingänge.....	15-114
EEPROM.....	15-2, 15-91, 15-92
Eingänge.....	15-3, 15-6
Status	15-9
Extern	15-62
Flanke	
positiv/negativ.....	15-5, 15-9, 15-13, 15-14, 15-15, 15-16,
.....	15-17, 15-20, 15-24, 15-26, 15-27, 15-30,
.....	15-32, 15-36, 15-39, 15-40, 15-44, 15-48,
.....	15-56, 15-60, 15-62, 15-63, 15-64, 15-73, 15-74, 15-81
Flankenauswertung	15-62
Freeze	15-20, 15-22, 15-23, 15-24, 15-26, 15-27,
.....	15-30, 15-32, 15-36, 15-39, 15-40, 15-44,
.....	15-48, 15-53, 15-54, 15-55, 15-56, 15-61,
.....	15-70, 15-71, 15-72, 15-73, 15-76, 15-81, 15-82, 15-85
Frequenzmessung.....	15-2, 15-3, 15-18, 15-19, 15-21,
.....	15-23, 15-40, 15-41, 15-42, 15-43, 15-60, 15-66, 15-77
Funktionsweise.....	15-1, 15-19, 15-24, 15-26, 15-27, 15-30,
.....	15-32, 15-36, 15-39, 15-40, 15-44, 15-48, 15-56
Geschwindigkeit.....	15-18, 15-21
Geschwindigkeitsmessung.....	15-3, 15-23, 15-56, 15-57, 15-58,
.....	15-59, 15-60, 15-66, 15-77
Hilfszähler	15-51, 15-52, 15-61, 15-67
Hochsprachenbibliothek	15-116
Inkrementalgeber.....	15-18, 15-19, 15-21, 15-23, 15-35, 15-38,
.....	15-39, 15-66, 15-76, 15-77
Inkrementalgeberinterface	15-3
Interrupt-Controller.....	15-12
Interruptleitung.....	15-93

Interrupt-Leitung.....	15-12, 15-14, 15-15
Interrupt-Leitungen.....	15-12
Interrupt-Quelle.....	15-12
Kaskadierung.....	15-1, 15-24, 15-26, 15-27, 15-30, 15-32, 15-36, 15-40, 15-45, 15-48, 15-52, 15-56, 15-58, 15-65, 15-72, 15-79, 15-80, 15-81
Kompatibilität.....	15-1, 15-84
Konfiguration und Einbau.....	15-89
Latch.....	15-8
Latch-Eingang.....	15-96
LED.....	15-5
LEDs.....	15-113
Lieferumfang.....	15-88
Load.....	15-20, 15-22, 15-23, 15-24, 15-26, 15-27, 15-30, 15-32, 15-36, 15-39, 15-40, 15-44, 15-48, 15-53, 15-54, 15-55, 15-56, 15-70, 15-71, 15-72, 15-73, 15-75, 15-76, 15-77, 15-81, 15-82
Löschen eines Pending-Interrupts.....	15-96
Lokale I/O-Adressen.....	15-139
Maskieren/Demaskieren.....	15-94
max. Zählrate.....	15-3
mehrere Perioden.....	15-51, 15-53, 15-54, 15-55, 15-61
M-iNC-3-kompatible Steckerbelegung.....	15-4
Modul-Device-Treiber M-C16-3.....	15-92
Nullimpulsflanke.....	15-36, 15-39, 15-77
Override.....	15-61
Overrun.....	15-3, 15-14, 15-15, 15-16, 15-17, 15-61, 15-76, 15-84
Periodendauer.....	15-21, 15-48, 15-51, 15-56, 15-78
Periodendauermessung.....	15-3, 15-18, 15-23, 15-48, 15-49, 15-50, 15-51, 15-52, 15-53, 15-54, 15-55, 15-60, 15-61, 15-66, 15-77
Priorität.....	15-12, 15-14, 15-15, 15-16
Programmierung mit I/O-Zugriffen.....	15-138
Pulsbreiten.....	15-18, 15-21
Pulsbreitenmessung.....	15-3, 15-23, 15-44, 15-45, 15-46, 15-47, 15-60, 15-66, 15-77
Reset.....	15-4, 15-20, 15-22, 15-23, 15-24, 15-26, 15-27, 15-30, 15-32, 15-36, 15-39, 15-40, 15-44, 15-48, 15-53, 15-54, 15-55, 15-56, 15-72, 15-74, 15-81, 15-82, 15-85, 15-90
Richtungsdiskriminator.....	15-36, 15-62, 15-63
Start.....	15-20, 15-22, 15-23, 15-24, 15-26, 15-27,

.....	15-30, 15-32, 15-36, 15-39, 15-40, 15-44, 15-48,
.....	15-53, 15-54, 15-55, 15-56, 15-72, 15-73,
.....	15-75, 15-81, 15-82
Status eines/mehrerer Zähler.....	15-100
Steckerbelegung	15-2, 15-91
Steuerkommandos	15-99
Stop.....	15-20, 15-22, 15-23, 15-24, 15-26, 15-27, 15-30,
.....	15-32, 15-36, 15-39, 15-40, 15-44, 15-48, 15-52,
.....	15-53, 15-54, 15-55, 15-56, 15-72, 15-73, 15-81, 15-82
Submodes	15-26, 15-32, 15-36, 15-39, 15-40, 15-44, 15-48,
.....	15-52, 15-56, 15-60, 15-61, 15-62, 15-63, 15-67, 15-80
Technische Daten	15-87
Timer	15-3, 15-18, 15-20, 15-21, 15-23, 15-32,
.....	15-33, 15-34, 15-35, 15-60, 15-66, 15-68, 15-77, 15-80
Überlauf.....	15-12
Unterbetriebsarten.....	15-19, 15-24, 15-60
Unterlauf.....	15-12
Zähler	15-3, 15-101
Zählereignis.....	15-18
Zählermode.....	15-18
Zählerregister	15-23
Zusätzliche Parameter	15-114

Index zu M-AX-16

Anwendungsspezifische Initialisierung.....	16-17
Ausgänge.....	16-3, 16-4, 16-7
Bestückung.....	16-12
Blockschaltbild.....	16-6, 16-9
EEPROM.....	16-4, 16-9, 16-10, 16-11
Eingänge.....	16-3, 16-7, 16-8, 16-9, 16-18
EPROM	16-4, 16-5, 16-9, 16-10, 16-11, 16-13
GAL-Version.....	16-14
Impulsfrequenz.....	16-7
Initialisierung	16-11
Inkrementalgeberinterfaces.....	16-3
IO.DLG.....	16-5
Konfiguration und Einbau	16-8
Kontroll-LEDs.....	16-1, 16-4
Lieferumfang	16-7

Logik-Designs	16-5, 16-19
maximale Pulsfrequenz	16-4
Multifunktions-Eingänge	16-4
Mustererkennung	16-3
Programmierung	16-19
Quarzfrequenz	16-13
Serielle Schnittstellen.....	16-3
Signalanpassung	16-8, 16-9
Steckerbelegung	16-18
Technische Daten	16-7
Xilinx	16-1, 16-3
Zähler	16-3

Index zu M-AX-16/IO

Blockschaltbild	17-3
EEPROM	17-5
EPROM	17-5
Funktionsbeschreibung	17-2
Impulsdauer	17-4
IO.DLG	17-2
Konfiguration und Einbau	17-5
Lieferumfang	17-4
Programmierung	17-6
Technische Daten	17-4

Index zu M-AX-16/C1

Betriebsarten	18-5
Blockschaltbild	18-3
EEPROM	18-10
Frequenzmessung	18-2, 18-4, 18-6, 18-12
Funktionsbeschreibung	18-1, 18-2
Impulzzähler	18-2, 18-5, 18-6
Interrupt-Controller	18-2, 18-8
Konfiguration und Einbau	18-10
Lieferumfang	18-4
Periodendauermessung	18-2, 18-4, 18-7, 18-12
Priorität	18-8
Programmierung	18-12

Steckerbelegung	18-11
Technische Daten	18-4
Zählerkanäle	18-4

Index zu M-AX-16/IRQ

Blockschaltbild	19-5
EEPROM	19-7
Flankeneinstellung	19-2
Hinweise zur Programmierung	19-12
Initialisierung	19-12
Interrupt-Controller	19-2, 19-12
Interrupt-Leitung	19-2, 19-3, 19-9, 19-10, 19-12
IRQ.DLG	19-2, 19-7
Konfiguration und Einbau	19-7
Lieferumfang	19-6
Priorität	19-3
Prioritätsdecoder	19-2
Programmierung	19-9
Steckerbelegung	19-8
Technische Daten	19-6

Index zu M-AX-32

Anwendungsspezifische Initialisierung	20-13
Bitmustergeneratoren	20-3
Blockschaltbild	20-6
EEPROM	20-1, 20-4, 20-9, 20-10
EPROM	20-4
EPROM-Version	20-12
Funktionsbeschreibung	20-3
Funktionseinheiten	20-4
GAL-Version	20-12
Gate-Array	20-12
Hardware-Konfiguration	20-11
Initialisierung	20-10
Inkrementalgeberinterface	20-3
IO.DLG	20-5
Konfiguration	20-9
Konfiguration und Einbau	20-8

Kontroll-LED	20-4
Lageplan	20-8
Lieferumfang	20-7
Logik-Designs	20-5
Mustererkennung	20-3
Programmierung	20-15
Serielle Schnittstellen	20-3
Steckerbelegung	20-14
Technische Daten	20-7
Zähler	20-3

Index zu M-AX-32/IO

EEPROM	21-3
Funktionsbeschreibung	21-2
I/O-Kanäle	21-2
Konfiguration und Einbau	21-3
Lokale I/O-Adressen	21-5
M32_IOxx.DLG	21-2
Open Collector	21-2
Programmierung	21-4
Standard-TTL	21-2
Technische Daten	21-2

Index zu M-AX-32/SSI

Betriebsarten	22-7
Blockschaltbild	22-4
EEPROM	22-4
Funktionsbeschreibung	22-2
Installationsparameter	22-6
Hinweise zur Programmierung	22-11
Kanaleigenschaftsstruktur.....	22-6
Konfiguration und Einbau	22-4
Lokale I/O-Adressen	22-10
Modul-Device-Treiber M-AX-32/SSI	22-6
Seriell-Parallel-Wandler	22-2
SSI.DLG	22-2, 22-4
Steckerbelegung	22-5
Synchron-serielles Interface	22-1, 22-2

Technische Daten	22-3
Zugriff	22-8

Index zu M-SSI-2

Anwendungsspezifische Initialisierung	23-11
Betriebsarten	23-14
Blockschaltbild.....	23-4
EEPROM.....	23-7
EPROM	23-6
EPROM-Version	23-10
Funktionsbeschreibung	23-2
GAL-Version.....	23-10
Hardware-Konfiguration.....	23-9
Hinweise zur Programmierung	23-18
Impulsdiagramm.....	23-3
Initialisierung	23-8
Kanaleigenschaftsstruktur.....	23-13
Konfiguration und Einbau	23-6
Lageplan	23-6
Lieferumfang	23-5
Lokale I/O-Adressen	23-17
Modul-Device-Treiber M-SSI-2	23-13
RS-423-Signale	23-1, 23-2
Seriell-Parallel-Wandler	23-2
Steckerbelegung	23-12
Synchron-serielles Interface.....	23-1, 23-2
Technische Daten	23-5
Zugriff	23-15

Index zu M-DC15-2

Bestückung	24-11
Blockschaltbild	24-4
DC/DC-Wandler	24-1, 24-3, 24-5, 24-7, 24-8, 24-11
Digitale Eingänge	24-16
EEPROM	24-2, 24-4, 24-8, 24-9, 24-10
Funktionsbeschreibung	24-3
Funktionseinheiten	24-3
Hardware-Konfiguration	24-11, 24-13

Hochsprachenbibliothek	24-19
Initialisierung	24-12
Interrupt-Eingänge	24-1, 24-2, 24-8, 24-18
Kanaleigenschaftsstruktur	24-15
Konfiguration und Einbau	24-7
Kontroll-LEDs	24-1, 24-3
Lageplan	24-7
LEDs	24-16
Lieferumfang	24-6
Lokale I/O-Adressen	24-23
Modul-Device-Treiber M-DC15-2	24-15
Multifunktions-Eingänge	24-3
Signalanpassung	24-8
Steckerbelegung	24-14
Technische Daten	24-5
Zugriff	24-16

